



OCP-IP, 새 디버그 사양 발표

오리건 주, 비버튼 — 2008년 1월 8일 — OCP-IP는 오늘 새 디버그 사양에 대한 회원 검토가 시작되었다고 발표했습니다. 이번 사양은 표준화된 OCP 버스 호환 디버그 인터페이스에 대한 접근 방식을 자세히 설명합니다. OCP 포트(옵션)인 디버그 솔루션은 모든 코어와 IP 블록에 추가할 수 있는 디버그 인터페이스 소켓을 구현합니다.

사양은 통합된 온칩 시스템 분석 방법과 코어, 멀티 코어 및 시스템 수준에서의 내장된 정보에 대한 액세스를 지원합니다. 디버그 인터페이스 소켓은 확장된 기능의 여러 계층을 정의하여 소프트웨어, 하드웨어, 혼성 SoC 시제품 제작에 대한 다양하고 증가하는 디버그 요구에 대해 설명합니다. 또한 디버그 및 관련 온칩 문제를 해결하기 위한 다른 업계 표준 작업과 호환될 수 있도록 설계되었습니다.

이번 사양에 대한 작업은 여러 다른 후원 회원 업체들 및 기타 독립적인 조직의 긴밀한 협력과 적극적인 기여를 통해 Texas Instruments, HDL Dynamics, MIPS Technologies 및 Pixelworks가 이끄는 Debug Working Group에서 완료하였습니다.

이 문서는 OCP 디버그 인터페이스 기반으로서의 전반적인 디버깅 프레임워크에 대해 설명합니다. OCP 데이터 프레임워크가 여러 버스 인터페이스 및 데이터 구조에 대한 기능적 상

위 집합인 것과 동일한 방식으로 OCP 디버그 프레임워크는 디버그 솔루션(OCP-IP 외부에서 개발된 솔루션 포함)의 상위 집합에 연결할 수 있는 OCP 디버그 인터페이스 소켓을 정의합니다. 사양은 IP 및 도구 공급업체에 공개된 특정 구현 옵션을 대부분 제외하고 OCP 소켓 및 패브릭 수준에서의 요구 사항과 디버그 신호 집합에 대해 개략적으로 정의합니다.

허가 받을 수 있는 상용화된 장치 IP 및 도구는 여러 디버그 소켓 인터페이스 옵션을 지원하며, 현재 OCP-IP 회원 업체를 통해서 사용할 수 있습니다.

OCP-IP Debug Working Group에 참여하기를 원하는 업체는 admin@ocpip.org로 연락하시기 바랍니다. 디버그를 주제로 한 OCP-IP 백서의 복사본을 다운로드하려면 <http://www.ocpip.org>를 방문하십시오.

OCP-IP 에 대하여

OCP-IP(OCP International Partnership Association, Inc.)는 2001년 설립되었으며, 상호 운용이 가능한 가상 구성 요소를 신속하게 만들고 통합할 수 있도록 OCP(Open Core Protocol)를 전체 소켓 표준으로 발전시키고 지원합니다. OCP-IP의 GSE(Governing Steering Committee) 참여 기업은 Nokia [NYSE: NOK], Sonics Inc., Synopsys [SNPS], Texas Instruments [NYSE: TXN], Toshiba Semiconductor Group(Toshiba America TAEC 포함) 등입니다. OCP-IP는 시스템 수준 통합 요구 사항을 포괄적으로 만족하는 코어 중심의 프로토콜을 제공하는 비영리 기관입니다. 코어 중심의 프로토콜은 최초로 완전한 지원과 공개적인 라이선스를 제공합니다. OCP는 SoC 설계를 위한 설계 시간, 위험 및 제조 비용 절감은 물론 IP 코어의 재사용

촉진을 위해 노력하고 있습니다. 기타 사항 및 회원 정보에 대한 내용을 보려면 www.OCPiP.org를 방문하시기 바랍니다.

자세한 내용은 다음으로 문의하십시오.

Ian Mackintosh, OCP-IP

408-761-5980

ian@ocpip.org

Joe Basques, VitalCom

512-249-6264

joe@vitalcompr.com

참고: 모든 상표 및 서비스 표시는 해당 소유자의 재산입니다.