

EN BREF

ARM, LSI LOGIC ET INFINEON REJOignent LE PROGRAMME DE VERISITY

L'Américain Verisity, spécialisé dans les outils de vérification fonctionnelle des systèmes et des cartes électroniques complexes, vient d'annoncer que les sociétés ARM, LSI Logic et Infineon Technologies ont rejoint son programme LicenseE. Pour mémoire, les membres de ce programme s'engagent à promouvoir le langage de vérification fonctionnelle e.

INTERFACES NORMALISÉES POUR LA COMMERCIALISATION DES BLOCS D'IP

En lançant son programme de partenariat baptisé Authorized DataFusion Partner (Adapt), l'Américain Mentor Graphics, l'un des principaux fournisseurs d'outils de CAO électronique, permet aux fournisseurs de blocs d'IP sur Internet membres du programme d'intégrer rapidement sa solution DMS pour la gestion des flots de données de conception en cours de développement. Mentor Graphics col-

laborera avec chacun de ses partenaires pour concevoir les interfaces normalisées (sous la forme de modules complémentaires) entre DMS et leurs produits. L'une des premières sociétés à avoir rejoint le programme Adapt est la division Global Information Business d'Arrow Electronics. Elle proposera une interface entre DMS et Ubiquidata, sa base de données de composants électroniques.

CAO ET TEST FONT CAUSE COMMUNE POUR LE SANS-FIL

L'Américain Cadence Design Systems, premier fournisseur mondial d'outils pour la conception de systèmes électroniques, vient de signer un partenariat avec le Japonais Anritsu, l'Allemand Rohde & Schwarz et le Finnois Elektrobitt, trois fournisseurs d'équipements de test, pour assurer la vérification d'applications sans fil 2,5G, 3G et IEEE 802.11. Concrètement, l'outil de vérification matérielle-logicielle Palladium de Cadence possède désormais des interfaces personnalisées pour les équipements de test de ces trois constructeurs. Ces interfaces permettent de vérifier et de tester au niveau système les circuits émulés avec des stimuli réels générés par les testeurs de radiocommunications. Les avantages résident dans la réduction du cycle de développement des stations de base et téléphones portables, par exemple, et dans la diminution des allers-retours en fondrière.

CADENCE INVITE SYNOPSIS À REJOINDRE L'OPENACCESS COALITION...

Dans une lettre ouverte en date du 13 janvier dernier, Cadence Design Systems, premier fournisseur mondial d'outils pour la conception de systèmes électroniques et à l'origine de la base de données OpenAccess, a invité Synopsys, deuxième fournisseur mondial, à rejoindre l'OpenAccess Coalition, l'organisation neutre qui promeut ce "standard" (voir nos numéros des 17 janvier 2003 et 12 avril 2002). Pour cela, Cadence propose de créer un troisième membre ("chief architect") au sein de l'organisation et d'y nommer un responsable de Synopsys. Ce n'est pas anodin car l'un des principaux reproches de Synopsys à l'encontre de l'OpenAccess Coalition est la mainmise de Cadence sur l'organisation et le refus de celui-ci d'apporter des modifications à la base de données. Pour l'instant, Synopsys qui introduira sous peu sa propre base de données Milkyway n'a pas souhaité répondre à cette invitation...

... ET COLLABORE AVEC TSMC POUR LA CONCEPTION EN 90 nm

Le Tàwanais TSMC, premier fondeur mondial de semiconducteurs, vient de qualifier la solution Encounter de Cadence, leader en outils pour la conception de systèmes et de cartes électroniques, pour l'intégrer dans son prochain flot de référence, du prototypage vir-

tuel à l'implantation physique. La collaboration porte en particulier sur les problèmes d'intégrité du signal pour les technologies Cmos 130nm et 90nm.

ACCENT REJOINT L'ORGANISATION OCP-IP

L'italien Accent, société de conception commune entre STMicroelectronics et Cadence, vient de rejoindre l'Open Core Protocol International Partnership (OCP-IP). Accent, qui fournit des services en conception de systèmes sur une puce analogiques et mixtes, renforce ainsi la présence européenne au sein de l'organisation dont le but est de standardiser l'interface entre blocs d'IP provenant de différents fournisseurs (voir notre numéro du 29 novembre 2001).

UN OUTIL DE COVÉRIFICATION SUPPORTE DÉSORMAIS ARCTANGENT

L'Américain Mentor Graphics, l'un des principaux fournisseurs d'outils pour la conception de systèmes électroniques, vient d'annoncer que son environnement de covérification Seamless supporte désormais ARCTangent, le processeur Risc/DSP personnalisable du Britannique ARC Cores. Les concepteurs disposeront ainsi d'un environnement virtuel pour modéliser les interactions personnalisées entre composants.

Visitez le site du test et de la mesure
www.ni.com/france

- Déchargez des logiciels de démo et des articles techniques
- Consultez le catalogue de l'instrumentation sur PC
- Découvrez les liens aux sites relatifs à l'instrumentation