



EDA-maailma

Emulaattorikiistat jatkuvat

■ Emulaattorien osalta on jo totuttu jatkuviin patenttikiistoihin. Nyt Cadence on haastanut oikeuteen Aptixin ja Mentorin tytäryhtiön Meta Systemsin syyttäen näitä todisteiden väärentämisestä kesällä 2000 päättyneessä aiemmassa patenttioikeudenkäynnissä. Cadencen mukaan Meta Systems, Mentor ja Aptix syyttivät Cadencen Quickturn-emulaattoriryhmää patenttirikkomuksista. Oikeus kuitenkin katsoi, että Aptixin pääjohtaja oli tuolloin syyllistynyt todisteiden väärentämiseen ja hylkäsi syytteet.

Cadencen liikevaihto kutistui hieman

■ EDA-alan suurin yritys Cadence Design Systems kertoi kolmannen vuosineljänneksen liikevaihtonsa olleen 327 miljoonaa dollaria. Tuloista 210 miljoonaa tuli suunnitteluohjelmistoista, kun tuotteiden myynti oli vuotta aiemmin 217 miljoonaa dollaria. Cadence onnistui tekemään heinä-syyskuussa voittoa kahdeksanmiljoonaa dollaria. Suunnittelutyökälyt muodostavat jo 90 prosenttia Cadencen tuloista. Kuten niin monella muulla EDA-yrityksellä, palveluista, lähinnä suunnittelupalveluista ja konsultointinista, saatavat tulot ovat viime aikoina olleet vähenemään päin.

SystemC-malleja OCP-liitäntöille

■ Synopsys ja OCP-IP-järjestö (OCP International Partnership), joka ajaa EDA-talo Sonicsin kehittämää Open Core Protocol -liitäntää IP-ydinten avoimeksi liitäntästandardiksi, ovat kehittäneet SystemC-pohjaiset mallit helpottamaan OCP-pohjaisten järjestelmäpiirien suunnittelua. Mallinnustekniikkaan sisältyy sekä API-määritelmä sovelluskoodin kirjoittamiseen että SystemC-pohjaisia esimerkkimalleja.

Tarkemmin RTL:stä GDS-II:een

■ Monterey Design Systems on esitellyt ensimmäisen toisen sukupolven työkalun, jolla RTL-koodista saadaan generoiduksi GDS-II-tiedostoja piirivalmistusta varten. Dolphin RTL on Montereyn mukaan selvästi tarkempi kuin aiemmat vastaavat työkalut. Työkalulla voidaan suorittaa kaikki fyysisen synteessin prosessit kerralla. Näin RTL:stä saadaan generoiduksi dataa, joka sisältää logiikan ja tehonkulutuksen optimoinnin, sijoittelun, ajoituksen ja reitityksen. Lisäksi Dolphin RTL suoriutuu kerralla jopa yli kahdenmiljoonan portin synteessistä.

Zuken paranteli CadStaria

■ Piirilevynsuunnittelun työkaluistaan tunnettu Zuken on esitellyt parannellun version PCB-suunnittelun CadStar-ohjelmistostaan. CadStar 6.0:aan on lisätty uusi suunnittelusääntöjen hallinnan työkalu. CadStar on Windows-alustalla toimiva PCB-työkalu, jonka Constraints Manager -työkalu mahdollistaa suunnittelusääntöjen määrittämisen helppossa taulukkomuodossa. Säännöt ovat tämän jälkeen kiinteäosa koko PCB-suunnitteluvuota.

SOPC Builder tukemaan Excalibur-piirijä

■ Altera on esitellyt uuden version ohjelmoitavien järjestelmäpiirien SOPC Builder -työkalustaan Quartus II -pakettiinsa. 2.6-versioon on ensimmäistä kertaa lisätty tuki Excalibur-järjestelmäpiireille sekä nopeaa AHB-väylää hyödyntäville oheislaitteille. Nyt laitteiden valmistajat voivat SOPC Builderilla kehittää suunnitteluja, joihin on integroitu sekä ARM9-prosessori että Alteran oma softapohjainen NiOS-prosessori.

Amphionille Sequencen PowerTheater

■ Suunnittelujen tehonkulutuksen optimoinnin työkaluja toimittava Sequence on tehnyt sopimuksen piilaaksolaisen Amphion Semiconductorin kanssa. Amphion tulee käyttämään Sequencen PowerTheater-työkalua tulevissa digitaalivideoiden ja langattomien modeemiapiirien suunnitteluisaan. Amphionin tähtäimessä ovat ennen kaikkea vähävirtaiset IP-ytimet, joilla prosessoidaan JPEG-200-, MPEG4- ja WLAN-bittivirtoja. PowerTheater optimoi suunnittelujen tehonkulutuksen RTL-tasolla ennen synteisiä.