



Duolog Technologies が OCP-IP メンバーに 強力な OCP トランザクション解析ツールを供与

OCP トランザクションの高速デバッグを実現する OCP Conductor

ダブリン (アイルランド)、2008 年 5 月 27 日 – 「Collaborative Design Automation™ Company」を標榜する Duolog Technologies は OCP-IP との連名で、同社の OCP トランザクション解析ツール OCP Conductor Professional を OCP-IP メンバーに無償供与することを発表しました。

OCP Conductor は、バス トランザクションを詳細に解析することのできる革新的な OCP トランザクション ビューアです。OCP トランザクション シーケンス全体 (リクエストからレスポンスまで) とそのトランザクションに関する大量の情報をトレースし、即座に強力かつハイレベルな解析とデバッグを実行できます。

Ray Bulger 氏 (Duolog Technologies の共同設立者、CEO) のことば — 「当社の OCP ツールセットは、Open Core Protocol (OCP) ソケットのトランザクションとパフォーマンスの総合解析を実現します。OCP は、設計サイクル タイムの短縮、エラーの削減、早期市場投入を目指すコラボレーション体制の一角を形成しています。この OCP に基づくシステムにとって、システム統合と予測性の高いトランザクション解析は、製品の早期市場投入と高品質を両立させるために不可欠の要因です。今回、無償でご提供する

OCP Conductor Professional の強力な機能が OCP-IP メンバー各位のお役に立てば幸いです」

Duolog の OCP ツールキットには、OCP Conductor の他に OCP Tracker があります。このパフォーマンス解析/リグレッション テスト ツールでは、単一の OCP ポートから SoC 全体に及ぶ複雑なバス構造に至るまで、ユーザー定義の帯域幅と OCP トランザクションの帯域幅や遅延を視覚的に解析することができます。さらに、帯域幅と遅延の測定は、Tracker の検証リグレッション環境でも使用されます。この環境では、SoC 全体のイベントがユーザー定義の帯域幅と遅延の測定をトリガします。

Ian Mackintosh (OCP-IP 代表) のことば — 「OCP-IP メンバーは、トレーニング、サポート、およびツールの無償供与を受けることで、SoC 設計上の課題に労力を集中することができます。OCP-IP のインフラストラクチャを活用すると、設計、開発、トレーニングを自前で行う必要も、プロプライエタリな規格とそれに付随するサポート ツールを採用する必要もないため、解放された主力リソースを設計実務に割り当てることができます。OCP Conductor などのツールは、システム統合とトランザクション レベルのデバッグの円滑化に役立ちます。Duolog Technologies のご厚意で無償供与されるこの強力なツールが OCP のインフラストラクチャに加わったことは、OCP-IP とそのメンバーにとって大きな喜びです」

使用条件

OCP-IP メンバーは、メンバーシップ契約に定められた便益の一部として OCP Conductor のコピーを 2008 年 6 月 1 日以降、OCP-IP の Web サイト (www.ocpip.org) から入手できます。OCP-IP の最新情報については、OCP-IP ニュースレター (<http://www.ocpip.org/pressroom/newsletters/> で無償配布) をご覧ください。

OCP-IP について

OCP International Partnership Association, Inc. (OCP-IP) は、2001 年、相互接続可能な仮想コンポーネントの迅速な作成と統合を保証する包括的なソケット標準規格として、Open Core Protocol (OCP) を推進およびサポートする目的で発足しました。OCP-IP の Governing Steering Committee には、Nokia [NYSE: NOK]、Sonics Inc.、Synopsys [SNPS]、Texas Instruments [NYSE: TXN]、および東芝セミコンダクターグループ (Toshiba America TAEC を含む) の各社が参加しています。OCP-IP は非営利団体であり、システムレベルの統合化要件を総合的に満たす、フルサポートされたオープンライセンス方式のコア中心プロトコルを、世界で初めて提供しました。OCP を使用することで、IP コアの再利用が容易になり、SoC の設計期間、リスク、および製造コストを削減できます。詳しい背景やメンバーの情報については、www.OcPIP.org をご覧ください。

Duolog Technologies について

「Collaborative Design Automation™ Company」を標榜する Duolog Technologies は、複雑化する一方の SoC、Asic、FPGA 設計の完全統合を促進する革新的 EDA ツールの開発に関して、パイオニア的存在です。同社の Socrates Chip Integration Platform は、「Perfect By Construction™」に相応しい IC 設計を実現します。世界の主要な IP 分野、IC/SoC 分野の開発会社は、Duolog Technologies のツールを使用してチップ集積プロセスを自動化し、バグの回避、設計サイクルの短縮、コスト リスク (設計の遅れや変更) の大幅削減を実現しています。詳細については、<http://www.duolog.com> をご覧ください。

Collaborative Design Automation と Perfect by Construction は、Duolog Technologies Ltd. の商標です。

連絡先 :

Zee Zaballos

ZNA Communications

+1.831.425.1581, ext. 201

zee@zna.com

<http://www.zna.com>