

摘要：

今天芯片 ( SoCs ) 架构的不同系统组成包括了一系列不同的构建模块，像 CPUs、DSPs、外围 IPs，以及子系统。片上网络 ( Network on Chip，NoC ) 的调制解调器也包含在内，用来作为这些模块的中枢通信纽带。

SoC 架构需要寻求用最好的方式把所有的东西整合到一起的方案，以确保预想的应用能够运行。架构将零散的拼图很好地拼合在一起，用来从系统中所有已有的构建模块获得所需要的性能。

事实上，SoC 发展的这种阶段性成果不能够被轻视。对于本质上相同的构建模块，SoC 体系架构调整的结果能够提高系统四到五倍的性能。

整片技术文章请参阅：

<http://www.chipdesignmag.com/display.php?articleId=2975>