

## K-micro 发布“猫眼”开发系统

新的单核或多核选项使得CPU子系统设计者有了更多的选择并极大地减少了产品上市时间。

加利福尼亚.圣何塞市—2009年3月9号—在先进ASIC设计领域行业领先的K-micro(川崎微电子), 发布了新的开发系统, 该系统是为MIPS32@24Kf系列处理器处理器的应用而设计的, 以减少复杂ASIC设计相关的软硬件开发时间。

“猫眼”开发系统包含了构建一个完全的CPU子系统所需要的所有功能, 该子系统范围广泛, 从英特网应用例如路由器和网关, 到消费娱乐设备例如播放器和服务器等。该开发系统使得K-

micro的客户可以在最终流片之前可以进行软件和硬件设计, 并且进行功能验证。

这样的设计方式减少了开发时间, 因为所有的核心功能已经被开发, 测试且被证明可以正常地协同工作。同样重要的是它减少了软件设计的时间, 因为所有的软件可以与硬件同时开发和诊断。该开发系统的OCP接口使得在设计中添加某特定功能特性非常方便, 这样每个客户可添加他们的“秘密调味品”到芯片之中, 并可以很快的验证这些功能。

“对于这样的规模巨大的项目, 我们的客户将只需要花费原先开发时间的一部分用于设计先进的ASIC芯片, 对一个将耗费12~24个月的典型项目, 其开发时间将会节约6~12个月”, K-

micro公司技术解决方案副总裁说, “先进的工具使得我们的客户可以快速地添

加，移除或替代任意的他们自己的IP或第三方IP”。

该开发系统包含开发板，开发板上有一块“猫眼”芯片和各种各样的接口，包括存储器控制器，闪存控制器，2Gb的以太网控制器，以及用于植入各种IP到系统的OCP接口，3个UART，一个PCI Express设备，以及许多GPIO端口，GPIO端口可用于生成其他的接口。K-micro的客户在他们的ASIC芯片开发期间可使用“猫眼”开发系统，或者如果他们要延长使用期就需要租用这些开发板。

“猫眼”芯片是一块先进的SoC芯片，它是一个完全的CPU子系统，包含了两个MIPS 24Kf处理器核，两个10/100/1000 Mbit以太网接入器，安全处理器，存储器控制器，以及其他SoC开发系统应包含的各种外设的主设备。“猫眼”芯片只是一个出发点，客户可以很容易地添加，移除，或替代各种单元以构造他们自己需要的芯片。

本Doc文档是“猫眼”系统的模块示意图—见附件

## 关于K-micro(川崎微电子公司)

K-

micro的革新性的ASIC设计技术和世界领先的设计支持广泛地用于消费电子，计算机，办公自动化，互联网和存储器市场。该公司是是各种工业标准组织的积极参与者，这些组织包括，信息技术标准国际委员会 ( INCITS )，光学互连网络委员会( OIF)，PCI特殊应用专家组 ( PCI-SIG )，USB实现设备委员会，数字生活网络联盟 ( DLNA )，通用热插拔设备委员

会(UPnP), 数字显示设备专家组 ( DDWG ) , 家庭电话线互连网络联盟 ( HomeP  
NA ) ,多媒体同轴联盟(MoCA),以及OCP国际合作组织(OCP-IP). K-

micro在圣塞何, 台北和东京都有设计中心。若需更多的信息, 请电话联系该公司  
, 公司电话为408-570-0555, 或访问公司网站<http://www.k-micro.us>

**K-micro联系出版社, 请联系:**

Sacha Arts

Slider & Associates

+1 408-356-3099

sacha@sliderassociates.com

MIPS, MIPS32, 24Kc, 24Kf, 24KEc, 24KEf, 34Kc, 34Kf, 74Kc, 74Kf

以及MIPS-

Based都是MIPS科技有限公司在美国和其他国家的已注册商标。本文提及的所有  
其他商标均为其所有人持有。