

K-micro 发布一款可以应用于CatsEye系统的FPGA开发板

此款FPGA版的意义在于可以缩短复杂ASIC系统的设计时间。ASIC设计的资深人员SAN JOSE, Calif., March 16 /PRNewswire/ -- K-micro (Kawasaki Microelectronics America, Inc.)声明，此款应用于CatsEye开发系统的FPGA板可以加快复杂ASIC系统硬件和软件的开发速度。CatsEye

的开发人员使用FPGA板方便的将他们设计的逻辑加入到CatsEye芯片平台中。这样开发人员就能在生产之前通过CatsEye平台对他们的IP进行集成和测试。

FPGA开发板包含Xilinx Virtex-4 XC4VLX200(TM)和K-micro PCI Express PIPE PHY芯片，以及多种接口。通过标准的工具，设计者能够很容易的在芯片发售之前验证芯片的功能。K-micro的技术方案副总Joel

Silverman说，“以往需要把设计者的IP集成到新的芯片中去仿真，但用我们的模型进行仿真，只需要很短的时间。XC4VLX200有200k个逻辑单元，大致相当于1.4m个ASIC门，它可以用来实现复杂的逻辑设计，并且结合现在的软件进行验证，验证时间也大大地缩短了，对于典型的复杂ASIC设计可以节省12个月的时间。先进的设计和开发工具能让我们的客户快速的添加移除或者替代他们的IP或者第三方IP。OCP接口的适应性使得IP的可重用性和设计时间缩短。”FPGA板通过一块高速OCP中间板与CatsEye开发系统连接起来。通过标准工具，开发者能很容易的将他们的设计加载到FPGA板上，并且进行芯片级的仿真。如果需要更多的逻辑门，可以将其他的小板子级连到第一块板上。CatsEye芯片是一个高级的SOC系统，他包括一个完整的CPU体系，两个MIPS32(R) 24Kf(TM)的核，两个10/100/1000 Mbit网络芯片，安全处理器，内存控制器，其他SOC开发所需要的外围设备。“当这些强大的处理引擎与FPGA板还有简单易学的开发工具联合在一起的时候，工程师就可以解放出来关注与自己的设计，而不必考虑开发环境。” Silverman说。

关于K-micro(Kawasaki Microelectronics America, Inc.)

K-

micro的新型ASIC技术与世界级的设计支持被广泛的应用在消费电子，计算机，商务自动化，网络和存储市场。公司是世界标准组织的积极参与者，包括国际信息技术标准委员会(INCITS)，SCSI存储接口的技术委员会T10，光学网络论坛(OIF)，PCI讨论组(PCI-SIG)，USB论坛，数字生活网络联盟(DLNA)，即插即用论坛(UPnP)，数字显示工作组(DDWG)，家庭网络电话联盟(HomePNA)，多媒体联盟(MoCA)，还有OCP-IP。K-micro在圣何塞，台北，东京都有设计中心，如果想和我们取得联系请拨打电话408-570-0555，或者访问网站<http://www.k-micro.us>

MIPS,MIPS32,24Kc,24Kf,24KEc,24KEf,34Kc,34Kf,74kf和基本的MIPS都是美国和其他国家MIPS技术公司的商标和或者注册商标。XINLINX，XINLINX的logo，Virtex4，和其他包含在之

中的指定商标都是Xilinx公司的注册商标。这里涉及到的其他全部商标都属于他们各自公司的知识产权。